



UE4 - EASE3-4 - FPGA and VHDL



Présentation

Heures d'enseignement

CM	Cours Magistral	8h
TD	Travaux Dirigés	4h
TP	Travaux Pratiques	32h

Modalités de contrôle des connaissances

Évaluation initiale / Session principale - Épreuves

Type d'évaluation	Nature de l'épreuve	Durée (en minutes)	Nombre d'épreuves	Coefficient de l'épreuve	Note éliminatoire de l'épreuve	Remarques
CC (contrôle continu)	CC : Ecrit et/ou Oral			1		
CT (contrôle terminal)	Ecrit sur table			2		

Seconde chance / Session de rattrapage - Épreuves

Type d'évaluation	Nature de l'épreuve	Durée (en minutes)	Nombre d'épreuves	Coefficient de l'épreuve	Note éliminatoire de l'épreuve	Remarques
CT (contrôle terminal)	Ecrit sur table			2		Report note de CC coef 1

