



# UE4 - EASE3-4 - FPGA and VHDL

 ECTS  
6 crédits

 Composante  
UFR Sciences  
et Techniques

## Présentation

### Heures d'enseignement

CM	Cours Magistral	8h
TD	Travaux Dirigés	4h
TP	Travaux Pratiques	32h

### Modalités de contrôle des connaissances

#### Évaluation initiale / Session principale

Type d'évaluation	Nature de l'évaluation	Durée (en minutes)	Nombre d'épreuves	Coefficient de l'évaluation	Note éliminatoire de l'évaluation	Remarques
CC (contrôle continu)	CC : Ecrit et/ou Oral			1		
CT (contrôle terminal)	Écrit sur table			2		

#### Seconde chance / Session de rattrapage

Type d'évaluation	Nature de l'évaluation	Durée (en minutes)	Nombre d'épreuves	Coefficient de l'évaluation	Note éliminatoire de l'évaluation	Remarques
CT (contrôle terminal)	Écrit sur table			2		Report note de CC coef 1

